



Федеральное государственное образовательное бюджетное
учреждение высшего образования
**«Финансовый университет при Правительстве Российской
Федерации»**
(Финансовый университет)
Колледж информатики и программирования

УТВЕРЖДАЮ

Заместитель директора по
учебной работе

 Н.Ю. Долгова
« 19 »  2025 г.

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ
ОП.02 АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ

09.02.07 Информационные системы и программирование

очно- заочная форма

Москва 2025 г.

Рабочая программа дисциплины разработана на основе федерального государственного образовательного стандарта среднего профессионального образования (далее – ФГОС СПО) по специальности 09.02.07 Информационные системы и программирование (очно- заочная форма).

Разработчик:

Тимакин Олег Анатольевич преподаватель первой квалификационной категории Колледжа информатики и программирования, к.э.н.

Рабочая программа учебной дисциплины рассмотрена и рекомендована к утверждению на заседании предметной (цикловой) комиссии Информатики и информационных технологий

Протокол от «15» мая 2025г.№9

Председатель предметной (цикловой)
комиссии



Пестов А.И.

1. Общая характеристика рабочей программы учебной дисциплины

1.1. Место дисциплины в структуре основной образовательной программы

Дисциплина «ОП.02 Архитектура аппаратных средств» является обязательной частью общепрофессионального цикла основной профессиональной образовательной программы в соответствии с ФГОС по специальности 09.02.07 Информационные системы и программирование (очно- заочная форма).

1.2. Цель и планируемые результаты освоения дисциплины:

В рамках программы учебной дисциплины студентами осваиваются умения и знания

Код общих и профессиональных компетенций	Умения	Знания
ОК. 01 ОК. 02 ОК. 04 ОК. 05 ОК. 09 ПК 4.1 ПК 4.2	-получать информацию о параметрах компьютерной системы; -подключать дополнительное оборудование и настраивать связь между элементами компьютерной системы; -производить инсталляцию и настройку программного обеспечения компьютерных систем; - <i>использовать возможности имеющейся архитектуры компьютера. *</i>	-базовые понятия и основные принципы построения архитектур вычислительных систем; -типы вычислительных систем и их архитектурные особенности; -организацию и принцип работы основных логических блоков компьютерных систем; -процессы обработки информации на всех уровнях компьютерных архитектур; -основные компоненты программного обеспечения компьютерных систем; -основные принципы управления ресурсами и организации доступа к этим ресурсам; -базовые понятия о современных <i>сри, gri; *</i> -понимание работы шифраторов, дешифраторов, сумматоров в CPU архитектуры x32 и x64. Язык Ассемблер*.

**Вариативная часть*

2. Структура и содержание учебной дисциплины

2.1. Объем учебной дисциплины и виды учебной работы

Вид учебной работы	Объем в часах
Объем образовательной программы учебной дисциплины	48
Объем работы студентов во взаимодействии с преподавателем	28
в том числе:	
теоретическое обучение	2
практические занятия	14
лабораторные занятия	-
контрольные работы	-
самостоятельная работа	20
Консультации	4
Промежуточная аттестация в форме экзамена	8

2.2. Тематический план и содержание учебной дисциплины

Наименование разделов и тем	Содержание учебного материала и формы организации деятельности студентов	Объем в часах	Коды компетенций формирования которых способствует элемент программы.
1	2	3	4
Раздел 1. Вычислительные приборы и устройства		4	ОК. 01 ОК. 02 ОК. 05 ОК. 09 ПК 4.1 ПК 4.2
Тема 1.1. Введение. Классы вычислительных машин.	Содержание учебного материала	4	
	Понятия аппаратных средств ЭВМ, архитектуры аппаратных средств. История развития вычислительных устройств и приборов. Классификация ЭВМ: по принципу действия, по поколения, назначению, по размерам и функциональным возможностям	2	
	В том числе практических занятий	2	
	1.Практическое занятие «Сравнительный анализ конфигурации вычислительных машин».	2	
	Самостоятельная работа студентов	-	
Раздел 2. Архитектура и принципы работы основных логических блоков системы		20	ОК. 01 ОК. 02 ОК. 04 ОК. 05 ОК. 09 ПК 4.1 ПК 4.2
Тема 2.1. Логические основы ЭВМ, элементы и узлы	Содержание учебного материала:	4	
	Не предусмотрено	-	
	В том числе практических занятий	2	
	1.Практическое занятие «Компьютерное моделирование и исследование основных логических элементов ЭВМ».	2	
	Самостоятельная работа студентов Базовые логические операции и схемы: конъюнкция, дизъюнкция, отрицание. Таблицы истинности, синтез и оптимизация схем. Схемные логические элементы. Сумматоры. Триггеры. Регистры. <i>Мультиплексор, демультимплексор, шифратор, дешифратор, компаратор.*</i>	2	
Тема 2.2. Принципы организации ЭВМ	Содержание учебного материала:	2	
	Не предусмотрено	-	
	В том числе практических занятий	-	
	Самостоятельная работа студентов Базовые представления об архитектуре ЭВМ. Принципы (архитектура) фон Неймана. Простейшие типы архитектур. Принцип открытой архитектуры. <i>Классификация RISC и CISC.*</i> Магистрально-модульный принцип организации ЭВМ.	2	
Тема 2.3. Классифика	Содержание учебного материала:	4	
	Не предусмотрено		

ция и типовая структура микропроцессоров	В том числе практических занятий	2	
	1.Практическое занятие «Работа в BIOS. Ассемблер».	2	
	Самостоятельная работа студентов Поколения микропроцессоров. Микропроцессоры типа CISC, RISC, MISC. Характеристики и структура микропроцессора. Устройство управления, арифметико-логическое устройство, микропроцессорная память: назначение, упрощенные функциональные схемы.	2	
Тема 2.4. Технологии повышения производительности процессоров	Содержание учебного материала:	2	
	Не предусмотрено	-	
	В том числе практических занятий	-	
	Самостоятельная работа студентов Виды процессоров. Системы команд процессора. Регистры процессора: сущность, назначение, типы. Введение в Ассемблер, знакомство. Особенности X86. Особенности архитектуры X64.*	2	
Тема 2.5 Компоненты системного блока	Содержание учебного материала:	4	
	Не предусмотрено	-	
	В том числе практических занятий	2	
	1.Практическое занятие «Периферийные устройства компьютера и интерфейсы их подключения. Устройство клавиатуры и мыши, настройка параметров работы клавиатуры и мыши»	2	
	Самостоятельная работа студентов Системные платы. Вилы, характеристики, форм-факторы. Типы интерфейсов: последовательный, параллельный, радиальный. Корпуса ПК. Блоки питания. Основные шины. Прямой доступ к памяти. Прерывания. Драйверы. Спецификация P&P.	2	
Тема 2.6 Запоминающие устройства ЭВМ	Содержание учебного материала:	4	
	Не предусмотрено		
	В том числе практических занятий	2	
	1. Практическое занятие «Утилиты обслуживания жестких магнитных дисков и оптических дисков и твердотельных накопителей».	2	
	Самостоятельная работа студентов Виды памяти в технических средствах информатизации: постоянная, переменная, внутренняя, внешняя. Принципы хранения информации. Накопители на жестких магнитных дисках. Приводы CD (ROM, R, RW), DVD-R(ROM, R, RW), BD (ROM, R, RW). Разновидности Flash памяти и принцип хранения данных. Накопители Flash-память с USB интерфейсом (USB Type C).*	2	
Раздел 3. Периферийные устройства		12	ОК. 01 ПК 4.1 ПК 4.2
Тема 3.1 Периферийные	Содержание учебного материала:	8	
	Не предусмотрено		
	В том числе практических занятий	2	

устройства вычислитель ной техники	1.Практическое занятие «Конструкция, подключение и инсталляция матричного принтера». «Конструкция, подключение и инсталляция струйного принтера». «Конструкция, подключение и инсталляция лазерного принтера». Работа с видео драйверами Конструкция подключения и инсталляции графического планшета	2	
	Самостоятельная работа студентов Мониторы и видеоадаптеры. Устройство, принцип действия, подключение. Проекционные аппараты. Системы обработки и воспроизведения аудиоинформации. Принтеры. Устройство, принцип действия, подключение. Сканеры. Устройство, принцип действия, подключение. Клавиатура. Мышь. Устройство, принцип действия, подключение. Подготовка реферата и презентации на тему «Периферийные устройства вычислительной техники».	2 4	
	Тема 3.2 Нестандартн ые периферийн ые устройства	Содержание учебного материала: Не предусмотрено В том числе практических занятий 1.Практическое занятие «Язык Ассемблер для ААС»* Самостоятельная работа студентов Нестандартные периферийные устройства, уровни взаимодействия. Примеры нестандартных устройств: манипуляторы (джойстик, трекбол), дигитайзер. Card-reader, NFC контроллер, PCI-E хабы, разветвители.*	4 - 2 2 2
Консультации		4	
Промежуточная аттестация в форме в форме экзамена		8	
Всего:		48	

3. Условия реализации программы дисциплины

3.1. Для реализации программы дисциплины предусмотрены следующие специальные помещения: в соответствии с ФГОС и ПОП: Лаборатория вычислительной техники, архитектуры персонального, оснащённый оборудованием:

компьютера и периферийных устройств

Стол студенческий двухместный – 8 шт.

Стол студенческий одноместный – 12 шт.

Стулья студенческие - 28 шт.

Стол (учительский) – 1 шт.

Стул (учительский) – 1 шт.

Технические средства обучения:

Компьютер студенческий – 12 шт.

Компьютер преподавателя – 1 шт.

Мультимедиа-проектор - 1 шт.

Экран с электроприводом – 1 шт.

Колонки для воспроизведения аудио – 1 шт.

Компьютеры подключены к локальной вычислительной сети, информационно-образовательной среде Финуниверситета и сети Интернет

Лицензионное программное обеспечение общего и профессионального назначения.

3.2. Информационное обеспечение реализации программы

Основные печатные и электронные издания

1. Колдаев, В.Д. Архитектура ЭВМ: учебное пособие/ В.Д. Колдаев, С.А. Липун. - Москва: ФОРУМ: ИНФРА-М, 2023. - 382 с. - Среднее профессиональное образование. URL:

<https://znanium.com/catalog/document?id=416099>

2. Максимов Н. В., Партыка Т.Л, Попов И. И. Архитектура ЭВМ и вычислительных систем: учебник / Н. В. Максимов, Т. Л. Партыка, И. И. Попов. — М.: ФОРУМ: ИНФРА -М , 2020. — 512 с.: ил. — (Профессиональное образование).

Дополнительные источники:

1. Максимов, Н.В. Архитектура ЭВМ и вычислительных систем: учебник / Н.В Максимов, Т.Л. партыка, И.И. Попов. - 5-е изд. перераб. и доп - Москва: ФОРУМ: ИНФРА-М, 2022 - 511 С.

2. Новожилов, О.П. Архитектура компьютерных систем В 2 ч. Часть 1-2: учебное пособие для среднего профессионального образования / О.П. Новожилов. - Москва: Издательство Юрайт, 2023.

4. Контроль и оценка результатов освоения дисциплины

Результаты обучения	Критерии оценки	Методы оценки
<p><i>Перечень знаний, осваиваемых в рамках дисциплины:</i></p> <ul style="list-style-type: none"> -базовые понятия и основные принципы построения архитектур вычислительных систем; -типы вычислительных систем и их архитектурные особенности; -организацию и принцип работы основных логических блоков компьютерных систем; -процессы обработки информации на всех уровнях компьютерных архитектур; -основные компоненты программного обеспечения компьютерных систем; -основные принципы управления ресурсами и организации доступа к этим ресурсам; -базовые понятия о современных <i>сри, gri</i>;* -понимание работы шифраторов, дешифраторов, сумматоров в CPU архитектуры <i>x32</i> и <i>x64</i>*. <p><i>Перечень умений, осваиваемых в рамках дисциплины:</i></p> <ul style="list-style-type: none"> --получать информацию о параметрах компьютерной системы; - п о д к л ю ч а т ь дополнительное оборудование и 	<p>«Отлично» - теоретическое содержание курса освоено полностью, без пробелов, умения сформированы.</p> <p>Все предусмотренные программой учебные задания выполнены, качество их выполнения оценено высоко.</p> <p>«Хорошо» - теоретическое содержание курса освоено полностью, без пробелов, некоторые умения сформированы недостаточно, все предусмотренные программой учебные задания выполнены, некоторые виды заданий выполнены с ошибками.</p> <p>«Удовлетворительно» теоретическое содержание курса освоено частично, но пробелы не носят существенного характера, необходимые умения работы с освоенным материалом в основном сформированы, большинство предусмотренных программой обучения учебных заданий выполнено, некоторые из выполненных заданий содержат ошибки.</p> <p>«Неудовлетворительно» - теоретическое содержание курса не освоено,</p>	<p><i>Формы и методы контроля и оценки:</i></p> <ul style="list-style-type: none"> - устный опрос; - оценка выполнения практического задания; - экзамен.

настраивать связь между элементами компьютерной системы; -производить инсталляцию и настройку программного обеспечения компьютерных систем; - <i>использовать</i> <i>возможности имеющейся</i> <i>архитектуры компьютера.</i> Языка Ассемблер*	необходимые умения не сформированы, выполненные учебные задания содержат грубые ошибки.	
------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------	-----------------------------------------------------------------------------------------------------	--